

OFERTA DE BECA

Beca de colaboración con cargo a convenios/proyectos de investigación

Madrid, 20. de ...Noviembre.... de 20..18

1. Perfil:

Ingeniero electrónico

2. Categoría:

Estudiante

3. Línea de investigación:

Diseño de circuitos integrados.
Sistemas basdos en FPGAs

4. Centro de trabajo:

E.T.S.I. Telecomunicación, Ingeniería Electrónica

5. Dirección:

Avda. Complutense 30, Madrid

6. Jornada (h/sem.):

28,00

(jornada completa>= 30 h/semana)

7. Asignación bruta/mes (€): €600,00

8. Duración prevista(meses): 3

9. Fecha prevista de inicio: 01-12-18

10. Titulación requerida:

Graduado Ingeniería en Tecnologías y Servicios de Telecomunicación

11. Experiencia necesaria:

Conocimiento del flujo de diseño de Cadence.
Sistemas de instrumentación
VHDL, FPGAs

12. Otros:

(grupo de investigación, línea de investigación, condiciones particulares, etc., que considere necesario precisar)

Interesados remitir curriculum vitae a: m.lopez.vallejo@upm.es (correo electrónico)

El plazo de admisión de C.V. finaliza el: 30 deNoviembre.... de 20..18 a las 14:00 horas
NOTA: La oferta debe permanecer publicada en el tablón de anuncios del centro y/o en la web durante al menos 10 días naturales

El Investigador responsable:

Fdo.: María Luisa López Vallejo
[Nombre completo y apellidos]



OFERTA PUBLICADA en:

Fecha de publicación: 20. / .11. / .2018

Tablón de anuncios del centro: E.T.S.I. Telecomunicación, Ingeniería Electrónica

Web (indicar dirección web completa y adjuntar copia de pantalla):

www.die.upm.es