

OFERTA DE BECA (SCHOLARSHIP OFFER)

Beca de laboración con cargo a convenios/proyectos de investigación (Collaboration grant under agreements / research projects)

Madrid, ..1.. deOctubre..... de 20..19

1. Perfil (Profile):

Estudiante de Máster Universitario en Ingeniería

2. Categoría (Position):

Estudiante

3. Línea de investigación (Research line):

Diseño de circuitos integrados full-custom.
Sistemas de instrumentación.
FPGAs.

4. Centro de trabajo (Work center):

E.T.S.I. Telecomunicación (Ingeniería Electrónica)

5. Dirección (Address):

Avda. Complutense 30, Madrid

6. Jornada (Working time) (h/sem.):

25,00 (jornada completa >= 30 h/semana) (full time >= 30h/week)

7. Asignación bruta/mes (Gross Salary/month)(€):

€500,00

8. Duración prevista (Expected duration) (meses)(months):

3

9. Fecha prevista de inicio (Scheduled start date):

21-10-19

10. Titulación requerida (Required qualification)

Estudiante de Máster Universitario en Ingeniería de Telecomunicación (Electrónica)

11. Experiencia necesaria (Required experience) :

Diseño con FPGAs.
Dominio de VHDL (simulación y síntesis).
Sistemas de instrumentación.
Conocimiento del flujo de diseño de Cadence.

12. Otros (Others):

(grupo de investigación, línea de investigación, condiciones particulares, etc., que considere necesario precisar) (research group, research line, particular conditions, etc., that you consider necessary to specify)

Interesados remitir curriculum vitae a (Please send curriculum vitae to):

c.lbarrio@upm.es

(correo electrónico) (email)

El plazo de admisión de C.V. finaliza el: 17 deOctubre..... de 20.....19 a las 14:00 horas
(The deadline for the C.V. submission is:)

NOTA: La oferta debe permanecer publicada en el tablón de anuncios del centro y/o en la web durante al menos 10 días naturales

El Investigador responsable:

Sello del Centro

Fdo.: Carlos A. López Barrio

[Nombre completo y apellidos]

OFERTA PUBLICADA en (OFFER PUBLISHED in):

Fecha de publicación (publication date): 1 / 10 / 2019

Tablón de anuncios del centro: E.T.S.I. Telecomunicación (Ingeniería Electrónica)

Web (indicar dirección web completa y adjuntar copia de pantalla):

www.die.upm.es